

| | |
|-----------------|--|
| Codice | |
| Autore | Wakerly |
| Titolo | Progettazione di schemi logici a circuiti integrati .. |
| Editore | ED. Paravia |
| Anno | |
| Luogo | |
| Pagine | 0 |
| ISBN | |
| NoteUtente | Castellammare |
| Disponibile | SI |
| Classificazione | |
| Collocazione | |
| Sede | |
| Supporto | |
| Copertina | |